

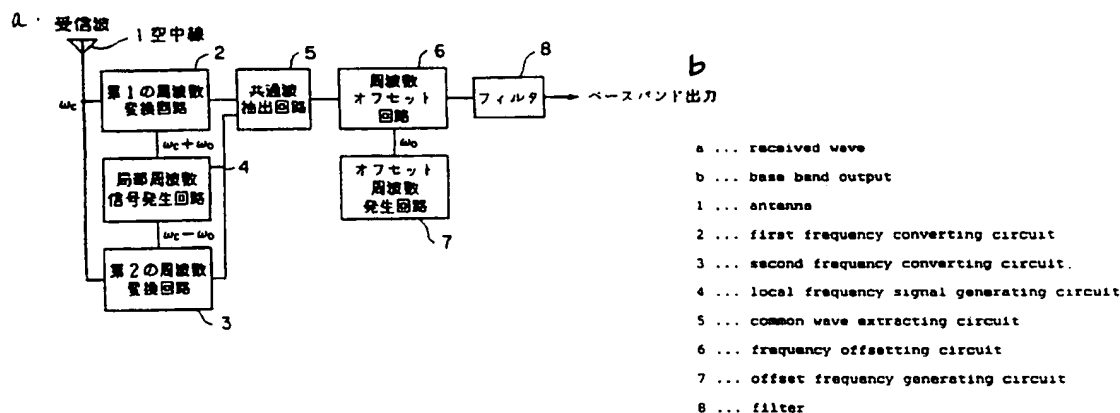


7

(51) 国際特許分類 H04B 1/26		A1	(11) 国際公開番号 WO96/17441
			(43) 国際公開日 1996年6月6日(06.06.96)
(21) 国際出願番号 PCT/JP95/02448		(74) 代理人 弁理士 二瓶正敬(NIHEI, Masayuki) 〒105 東京都港区西新橋2-4-1 森山ビル Tokyo, (JP)	
(22) 国際出願日 1995年11月30日(30.11.95)		(81) 指定国 CN, SG, US, 欧州特許(AT, BE, CH, DE, DK, ES, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).	
(30) 優先権データ 特願平6/297180 1994年11月30日(30.11.94) JP 特願平7/66253 1995年3月24日(24.03.95) JP 特願平7/278513 1995年10月26日(26.10.95) JP		添付公開書類 国際調査報告書	
(71) 出願人 (米国を除くすべての指定国について) 松下電器産業株式会社 (MATSHITA ELECTRIC INDUSTRIAL CO., LTD.)(JP/JP) 〒571 大阪府門真市大字門真1006番地 Osaka, (JP)			
(72) 発明者：および			
(75) 発明者／出願人 (米国についてのみ) 太田現一郎(OHTA, Gen-ichiro)(JP/JP) 〒243-04 神奈川県海老名市上今泉5-11-13 Kanagawa, (JP) 猪飼和則(INOKAI, Kazumori)(JP/JP) 〒221 神奈川県横浜市神奈川区大口通28 吉田荘201号 Kanagawa, (JP) 佐々木富士雄(SASAKI, Fujio)(JP/JP) 〒226 神奈川県横浜市緑区寺山町745-12 ダイヤパレス中山第2-101号室 Kanagawa, (JP)			

(54) Title : RECEIVING CIRCUIT

(54) 発明の名称 受信回路



(57) Abstract

A receiving circuit for digital demodulation communication system including channels, which reduces the power consumption of the receiving system, has a simple structure and consumes a small power. Two frequencies higher and lower the middle value of the frequencies of the channels are supplied to first and second frequency converting circuit (2 and 3) respectively from a local frequency signal generating circuit (4). Two output signals are generated for each of three signals of desired wave, higher channel, and lower channel. The desired wave commonly existing in the circuits (2 and 3) are extracted by means of a common wave extracting circuit (5). The frequency offset ω_0 in the output of the circuit (5) is removed by means of a frequency offset circuit (6) and the unnecessary frequency components are removed through a filter (8). By using a common wave extracting circuit (5) having a transformer to utilize the mutual inductance, the difference between the common and noncommon waves is twice larger than that of conventional.